

■2019年2月号正誤表

電気技術者のためのキーテクノロジー150選 問114

頁・該当箇所	誤	正
p.50 左段 12～13 行目	図 1 (b) のゲート G が <u>0V</u> で、 C_L の充電電圧が 0 V の状態で、ゲート G に電圧 V_{dd} の入力があると	図 1 (b) のゲート G が V_{dd} で、 C_L の充電電圧が 0 V の状態で、ゲート G に電圧 <u>0V</u> の入力があると
p.50 左段 18 行目	ゲート G が V_{dd} から <u>0V</u> に変化すると、	ゲート G が <u>0V</u> から V_{dd} に変化すると、